

What is claimed is:

1. A discharge lighting apparatus by which a discharge lamp is capable of connecting to a secondary winding of an oscillation transformer oscillated via the excitation of an inverter, and it is driven by high frequency lighting, wherein a desired intermediate point of said secondary winding is connected to an earth terminal of a circuit.
2. A discharge lighting apparatus comprising oscillation transformers oscillated in a parallel manner via the excitation of a transistor inverter, wherein a node serially connected to a secondary winding in a pair of said oscillation transformers is connected to an earth terminal of a circuit, and a discharge lamp is driven by lighting with terminal portions of said secondary winding on both sides of said connected node as output terminals.

Fig. 1

101: 1 (TRANSISTOR INVERTER)

102: 2 (OSCILLATION TRANSFORMER)

103: N2 (SECONDARY WINDING)

Fig. 2

201: BETWEEN Gnd AND V_{out1}

202: BETWEEN Gnd AND V_{out2}

203 BETWEEN V_{out2} AND V_{out1}

Fig. 3

301: 2' (OSCILLATION TRANSFORMER)

302: N2' (SECONDARY WINDING)

⑫ 公開実用新案公報(U)

平1-134398

⑬ Int. Cl.

H 05 B 41/24

識別記号

庁内整理番号

A-7913-3K
H-7913-3K

⑭ 公開 平成1年(1989)9月13日

審査請求 未請求 請求項の数 2 (全3頁)

⑮ 考案の名称 放電灯点灯装置

⑯ 実 願 昭63-30812

⑰ 出 願 昭63(1988)3月8日

⑱ 考 案 者 鈴 木 重 夫 東京都大田区中央2丁目17番8号 株式会社エレバム内
 ⑲ 考 案 者 吉 田 陽 一 東京都大田区中央2丁目17番8号 株式会社エレバム内
 ⑳ 出 願 人 株式会社エレバム 東京都大田区中央2丁目17番8号
 ㉑ 代 理 人 弁理士 玉村 静世

⑳ 実用新案登録請求の範囲

- 1 インバータに励振によつて発振する発振トランスの2次巻線に放電灯を接続可能とし、これを高周波点灯駆動する放電灯点灯装置において、2次巻線の所望の中間点を回路の接地端子に結合して成るものであることを特徴とする放電灯点灯装置。
- 2 タインバータの励振によつて並列的に発振する発振トランスを含み、当該1対の発振トランスにおける2次巻線の直列結合ノードを回路の接地端子に結合し、その結合ノードの両側の2次巻線の端部を出力端子として放電灯を点灯駆動するようにされて成るものであることを特徴とする放電灯点灯装置。

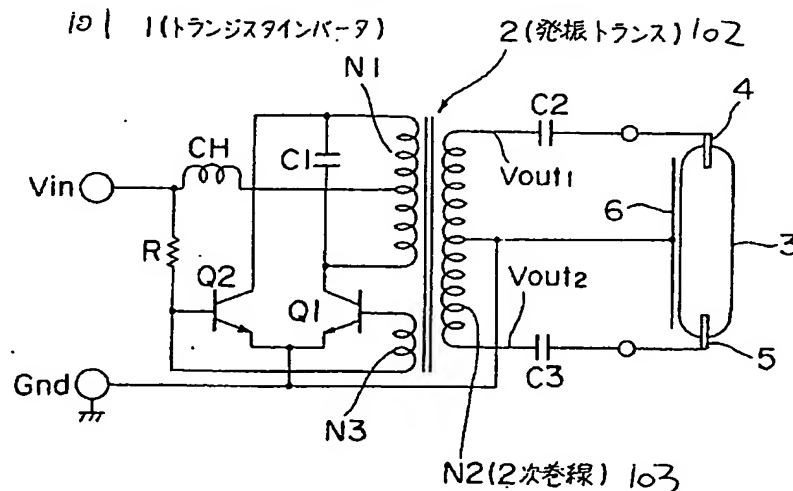
図面の簡単な説明

第1図は本考案の一実施例である高周波点灯回

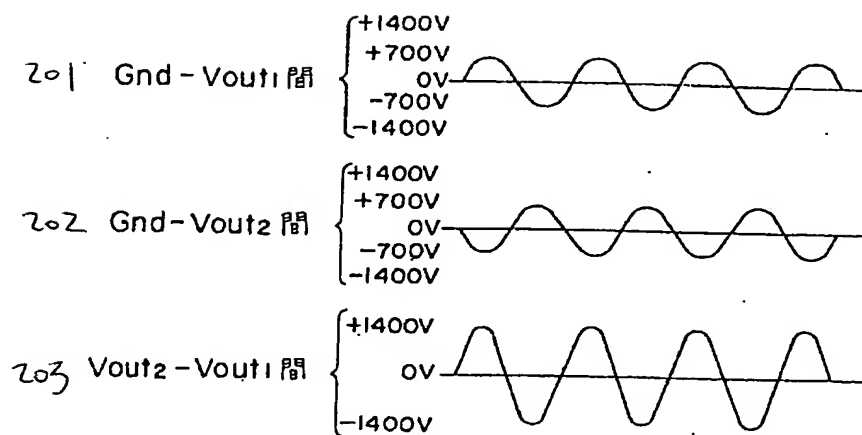
路の回路図、第2図は第1図に示される高周波点灯回路の出力電圧波形図、第3図はトランジスタインバータの励振によつて並列的に発振する一対の発振トランスを含む他の実施例に係る高周波点灯回路の回路図、第4図は従来の高周波点灯回路の一例を示す回路図、第5図は第4図の高周波点灯回路の出力電圧波形図である。

1……トランジスタインバータ、2, 2'……発振トランス、3……冷陰極放電灯、4, 5……電極、Q1, Q2……トランジスタ、CH……チョークコイル、Gnd……接地端子、Vin……入力端子、N1……1次巻線、N2……2次巻線、N3……帰還巻線、Vout1, Vout2……出力端子、C2, C3……容量素子。

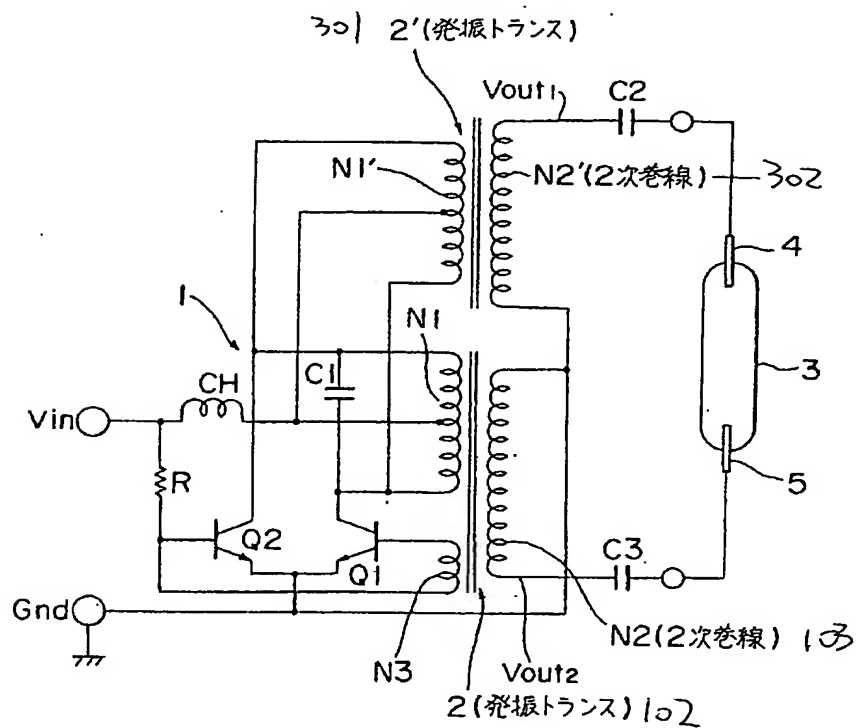
第1図



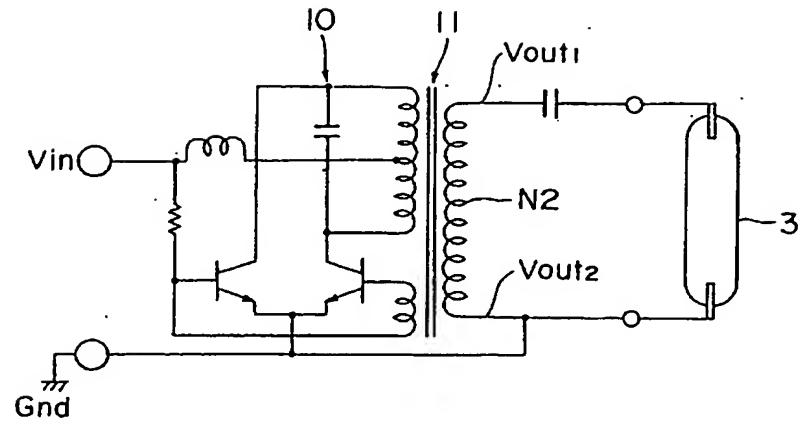
第2図



第3図



第4図



第5図

